

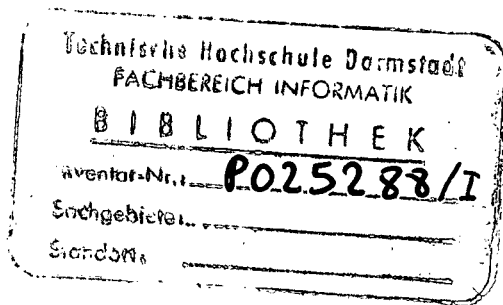
R. Valk (Hrsg.)

GI – 18. Jahrestagung II

Vernetzte und komplexe Informatik-Systeme

Hamburg, 17.-19. Oktober 1988

Proceedings



Springer-Verlag
Berlin Heidelberg New York
London Paris Tokyo

Inhaltsverzeichnis von Band II

VLSI und Architekturkonzepte	1
K. Mehlhorn (Universität Saarbrücken); G. Zimmermann (Universität Kaiserslautern) SFB 124: VLSI-Entwurfsmethoden und Parallelität	3
G. Zimmermann (Universität Kaiserslautern) PLAYOUT – A Hierarchical Layout System	30
W. Eppler, P. Castro, W. Rosenstiel (Universität Karlsruhe) Entwurf einer integrierten Schaltung zur Beschleunigung von Koordinatentransformationen mit einem Silicon Compiler	52
P. Lichter (Universität des Saarlandes) Ein VLSI-Chip für das Gleitkomma-Skalarprodukt der Kulisch-Arithmetik	66
M. Glesner, M. Huch (Technische Hochschule Darmstadt); P. A. Ivey, T. Midwinter (British Telecom Research Lab.); G. Saucier (Institut National Polytechnique de Grenoble); J. Trilhe (SGS-Thomson, Grenoble) Entwurf eines systolischen Arrays in Wafer Scale Technik für die digitale Signalverarbeitung	75
A. Kunzmann (Universität Karlsruhe) Produktionstest synchroner Schaltwerke auf der Basis von Pipelinestrukturen	92
M. Gerner (Siemens AG, München) Entwurf von Testarchitekturen für VLSI-Bausteine	106
H. Hofestädt (Siemens AG, München); M. Vogt (Universität Dortmund, z.Zt. Siemens AG, München) Wertebereichsanalyse zur Unterstützung einer hierarchischen Testmuster-generierung	119
Th. Winter (Siemens AG, München) Ein Ansatz zur hierarchischen Testvorbereitung für sequentielle Schaltungen	130
S. Hellebrand, H.-J. Wunderlich (Universität Karlsruhe) Automatisierung des Entwurfs vollständig testbarer Schaltungen	145
W. Grass, M. Mutz (Universität Passau) Modulare Implementierung von Schaltwerken unter Berücksichtigung topologischer Randbedingungen	160
M. Payer (Technische Universität München) Hierarchische Zerlegung von Graphen mit zwei ausgezeichneten Knoten mit Anwendungen bei der Synthese und Analyse von MOS-Schaltungen	174
F. Schreiner, G. Zimmermann (Universität Kaiserslautern) Parallelism in the Pesa I Multiprocessor	191
U. Gutheil (Technische Hochschule Darmstadt) PEBSY – Ein programmierbares Echtzeit-Bildbearbeitungs-System	209

K. Stello (Technische Universität Berlin)	
Ein Simulationsmodell zur hierarchischen Entwicklung von Netzwerk-Strukturen	217
L. Nowak, P. Märwedel (Universität Kiel)	
Ein retargierbarer Mikrocode-Compiler und seine Anwendung in Entwurfsverifikation und Architekturbewertung	233
R. W. Hartenstein, M. Ryba (Universität Kaiserslautern)	
Partitionierungsschemata für Rechnerstrukturen	246
Graphik in der Elektrotechnik	263
P. Astheimer, M. Frühauf, M. Göbel, K. Karlsson (Fraunhofer Gesellschaft, Arbeitsgruppe Graphische Datenverarbeitung, Darmstadt)	
Visualisierung und Steuerung technischer Prozesse mit einer graphisch-interaktiven Benutzungsoberfläche	265
R. W. Hartenstein, K. W. Jörg, U. Welters (Universität Kaiserslautern)	
MLED – Ein Mehrebenen Graphik Editor für den VLSI-Entwurf	281
J. Herczeg, M. Herczeg (Universität Stuttgart)	
Ein wissensbasierter Elektroniksimulator mit graphischer Benutzeroberfläche	289
F. Eser (Siemens AG, München)	
Grafikaspekte beim Einsatz eines CAD-Systems für Elektronik und Mechanik in einer industriellen Umgebung	304
H. Broer, E. Krischker, F. Rieß, H. Schröter (Technische Universität Braunschweig)	
Selbstausbildung mit dem SOFTBOX-Ausbildungssystem	317
H. Nees, U. Straßmann (Siemens AG, Erlangen)	
Eine verfahrensneutrale Schnittstelle zur beleglosen Übertragung schaltungstechnischer Unterlagen	326
D. Glas (SEL AG, Stuttgart); W. Felger (Fraunhofer Arbeitsgruppe Graphische Datenverarbeitung, Darmstadt)	
EDIF: Eine Methode zum Transfer von Stromlaufsymbolen	338
K.-D. Jorde, W. F. Klos (Daimler-Benz AG, Stuttgart)	
CAD-Einsatz bei der Dokumentation elektrotechnischer Anlagen in der Automobilindustrie und die Probleme eines CAD-gerechten Datenaustausches	347
W. Fischer (GEI Software Technik, Frankfurt/Main)	
CAE für die Elektrotechnik Anwendung Stromlaufpläne	356
Zuverlässigkeit und Fehlertoleranz in vernetzten und komplexen Systemen	363
E. Schmitter (Siemens AG, München)	
Fehlertoleranzaktivitäten in Deutschland	365

W. Seidel (Siemens AG, München)	
Modelle der Fehlertoleranz in Nachrichten-gekoppelten Parallelrechnern	366
H. Kopetz, A. Daßm, C. Koza, M. Mulazzani, W. Schwabl, C. Senft, R. Zainlinger (Technische Universität Wien)	
Entwurf und Bewertung fehlertoleranter, verteilter Echtzeitsysteme am Beispiel MARS	379
L. Lehmann, G. Distler, T. Riemer, F. Höpfl (Universität Erlangen-Nürnberg)	
Fehlerbehebung durch Rücksetzen in Multiprozessor-Baumkonfigurationen	399
R. Brause (J.-W. Goethe Universität Frankfurt)	
Fault-Tolerance in Non-linear Neural Networks	412
Th. Risse (Universität Tübingen)	
Symbolical Expressions for the Reliability of Complex Systems	434
Methoden zur Entwicklung komplexer Systeme	447
U. Lipeck (Technische Universität Braunschweig); G. Saake (IBM, Heidelberg)	
Entwurf von Systemverhalten durch Spezifikation und Transformation temporaler Anforderungen	449
Ch. Vester, R. Asam (Siemens AG, München)	
Die Modellierung komplexer Systeme mit GRAPES-86	464
W. George (ExperTeam, Köln)	
Jackson System Development mit Speedbuilder	477
H. Kossmann (Siemens AG, München)	
Ein Toolset für den graphischen Entwurf verteilter Systeme mit SDL	490
G. Scheschonk, A. Vogt (ACTIS, Berlin)	
Die Erstellung formaler Fachkonzepte in der Software-Industrie	504
W. Koch (Fachhochschule Ravensburg)	
Technologische und methodische Erfahrungen aus einem umfangreichen Software-Projekt	516
Softwaretechnik und verteilte Systeme	531
R. Franck (Universität Bremen)	
Verteilte Softwareentwicklung	533
F. Mattern, P. Sturm (Universität Kaiserslautern)	
Konzepte verteilter Programmierung – Erfahrungen bei der Entwicklung eines dezentralen Terminvereinbarungssystems	545
M. Mühlhäuser (Universität Karlsruhe)	
System DESiGN: Softwaretechnik für verteilte Anwendungen	562

J.-P. Behr, B. Fink, R. Kraeßner, R. Stecher (Philips GmbH Forschungslaboratorium Hamburg) A Distributed Systems Architecture Supporting Multi-Threaded Objects	576
U. Baumgarten, P. P. Spies (Universität Oldenburg); R. Kewitz, D. König (Universität Bonn) Werkzeuge zur Entwicklung verteilter Systeme	589
H. Herzog (Technische Universität Braunschweig, jetzt Siemens AG, München) Automatische Parallelisierung von Aktivitäten in einem verteilten System	603
Th. Bemmerl (Technische Universität München) Quellbezogenes Debugging von Multimikroprozessoren	615
Verteilte Datenbanksysteme	631
S. Ceri (University of Modena, Italy) Directions in Distributed Databases	633
S. Jablonski, T. Ruf, H. Wedekind (Universität Erlangen-Nürnberg) Implementierung eines verteilten Datenverwaltungssystems für technische Anwendungen – eine Durchführbarkeitsstudie	639
A. Wöpking, H. Bayen (infodas GmbH, Köln) Datenhaltung in Rechnernetzen mit PISA	658
A. Graf (Siemens AG, München) UDS-D: Die verteilte Datenhaltung für UDS	665
A. Schulz (Tandem Computers GmbH, Hamburg) NonStop SQL	675
R. Munz (Nixdorf Microprocessor Engineering GmbH, Berlin) Verteilung im SQL-DBMS REFLEX	684
W. Johannsen, K. Reinhard, J.W. Schmidt (Universität Frankfurt); W. Lamersdorf (IBM ENC Heidelberg) Der DURESS-Prototyp einer föderativen Datenbankarchitektur und seine globale Transaktionsbehandlung	695